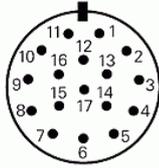


**Anschlussbelegung 0D 27S17 .. Fanuc
Belegung**

0D	Anschluss-Belegung (BELEA1)		
27S17 	Elektr. Anschluss (ANELA1)		
	Geometrie Polbild (GEPOA2)		
..	Ausgangssignal (SIAUA2)	..	
Fanuc	Datenschnittstelle (SCHNA1)	Fanuc	
..	Teilkreiszusatzspur (ZUTEA1)	..	
..	Eingangssignal	..	
17 polig	Kundenseitige Steckerausführung	Litzen	
10	Versorgung 0V (Un)	wsgn	
4	Versorgung 0V (Fühlleitung)	ws	
7	Versorgung +V (Up)	brgn	
1	Versorgung +V (Fühlleitung)	bl	
Im Meßgerät	Versorgung verbunden mit Fühlleitung	Im Meßgerät	
Gehäuse	Außenschirm		Schirm
	Kundensignal	JH	
8	Serielle Schnittstelle Request Frame	Takt	vio
9	Serielle Schnittstelle Request Frame invers	Takt invers	ge
14	Serielle Schnittstelle serial Data	Daten	gr
17	Serielle Schnittstelle serial Data invers	Daten invers	rs
2	Freie Litzen und Pins		
3	Freie Litzen und Pins		
5	Freie Litzen und Pins		
6	Freie Litzen und Pins		
11-13	Freie Litzen und Pins		
15	Freie Litzen und Pins		
16	Freie Litzen und Pins		

Note the protection mark for ISO 16016!

Edited on: **Erstausgabe**



Release-No. F95605	Created	Responsible	Released	Version	Rev.	Sheet	Page
Name	Zaschka M.		Strasser E.	D331817 - 00 - A - 03			1/
Date	21.11.2005		26.02.2008	Document no.			1