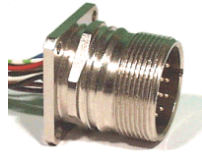
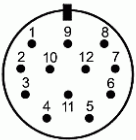
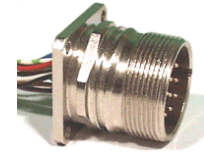
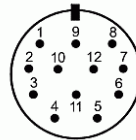


Anschlussbelegung 7F 27S12 TTL

Belegung


7F	Anschluss-Belegung	
	Elektrischer Anschluss	
	Geometrie Polbild (Steckseite)	
TTL	Ausgangssignal	TTL
..	Eingangssignal	..
..	Datenschnittstelle	..
..	Teilkreiszusatzspur	..
12 polig	Kundenseitige Steckerausführung	Litzen
10	Versorgung 0V (Un)	weißgrün
Gehäuse	Außenschirm	Schirm
5	Rechteck-Signal Ua1	braun
6	Rechteck-Signal Ua1 invers	grün
8	Rechteck-Signal Ua2	grau
1	Rechteck-Signal Ua2 invers	rosa
3	Rechteck-Signal Ua0	rot
4	Rechteck-Signal Ua0 invers	schwarz
7	Rechteck-Signal UaS invers	violett
2	Freie Litzen und Pins	
9	Freie Litzen und Pins	
11	Freie Litzen und Pins	
12	Freie Litzen und Pins	
0033	Ergänzungen	0033

0033 = Existenz und Funktion vom Ausgangssignal UaS- siehe Techn. Daten

7F	Pin configuration	
	Electrical connection	
	Geometry of pole pattern (plug side)	
TTL	Output signal	TTL
..	Input signal	..
..	Data interface	..
..	Additional circular-scale track	..
12-pin	Customer's connection version	litzes
10	Supply 0V (Un)	white and green
housing	External shield	Shield
5	Square-wave signal Ua1	brown
6	Square-wave signal Ua1 inverse	green
8	Square-wave signal Ua2	grey
1	Square-wave signal Ua2 inverse	pink
3	Square-wave signal Ua0	red
4	Square-wave signal Ua0 inverse	black
7	Square-wave signal UaS inverse	violet
2	Free wires and pins	
9	Free wires and pins	
11	Free wires and pins	
12	Free wires and pins	
0033	Additions	0033

0033 = Existence and function of output signal UaS, see Specifications

Edited on: **Erstausgabe**

	Release no.		Created	Responsible	Released	Version	Rev.	Sheet	Page
	FR1716		Zaschka	Mauerber	Rascher	D312730	- 00 - A - 03		1/
			07.07.2010		23.11.2010	Document no.			1